

LAS CLAVES DE LA MENTE HUMANA A TRAVÉS DE LA SUPERCOMPUTACIÓN

Desde hace mucho tiempo se ha debatido acerca de la posibilidad de que los computadores alcanzasen capacidades mentales equiparables a las del cerebro humano. Ya en 1950, apenas cinco años después del primer computador electrónico, el Test de Turing pretendía dar respuesta a la pregunta de si podían pensar las máquinas. En esta conferencia se describen los aspectos de la evolución de las TIC que han hecho posible el diseño de computadores eficientes en tareas que se creían alcanzables únicamente por la mente humana. También se tratan las consecuencias y los retos sociales de una tendencia que considera posible que la inteligencia artificial pueda superar a la humana.



Facultad de Educación, Economía y Tecnología
UNIVERSIDAD DE GRANADA
Campus Universitario de Ceuta
C/ Cortadura del Valle s/n, 51001 CEUTA

Las claves de la mente humana a través de la supercomputación

Julio Ortega Lopera

Catedrático de Arquitectura y Tecnología de Computadores de la Universidad de Granada

Festividad de Santo Tomás de Aquino
22 de Enero de 2015

Catedrático de Arquitectura y Tecnología de Computadores

de la Universidad de Granada. Su **labor investigadora** se ha centrado en la **computación de altas prestaciones** para la resolución de problemas de optimización, mediante modelos basados en redes neuronales artificiales y algoritmos evolutivos, en aplicaciones de control de redes de distribución, planificación de rutas, diseño de circuitos integrados, y detección de ataques informáticos.

El profesor Ortega es coautor de más de **200 artículos** en revistas y congresos, y ha liderado diversos proyectos financiados en distintas convocatorias del Plan Nacional.



Ha impartido asignaturas de grado y postgrado relacionadas con la ingeniería de computadores desde hace 29 años, siendo coautor de textos de carácter docente de ese ámbito, entre los que destaca el libro “Arquitectura de Computadores” (Editorial Thomson-Paraninfo).

Ha sido Subdirector de la ETSIT de la Universidad de Granada (1997-2002), y Coordinador del Programa de Doctorado del Departamento de Arquitectura y Tecnología de Computadores y del Máster en Ingeniería de Computadores y Redes (2003-2009). Desde el año 2008 es miembro de la Comisión Asesora para las TIC de la Universidad de Granada, y desde 2010 es Director del Departamento de Arquitectura y Tecnología de Computadores de la Universidad de Granada.

Es miembro senior de la IEEE (Institute of Electrical and Electronics Engineers), y de las redes HiPEAC (European Network of Excellence on High Performance and Embedded Architecture and Compilation) y CAPAP-H (Red de Computación de Altas Prestaciones sobre Arquitecturas Paralelas Heterogéneas).

